



REAL-TIME CONTROL IN REDHAWK AND ROS 2.0

大島龍博 足立一希

プロフェッショナルサービス部

コンカレント日本株式会社 Concurrent Real-Time Inc of Japan



プロフィール

Concurrent Real-Time社

- ・米国フロリダ本社は1966年創立
- 世界のリアルタイムコンピュータ技術を リードしてきた会社。
- 航空/宇宙/防衛/自動車/ロボットなどの リアルタイム分野にRedHawk RealTime Linux を提供。



https://www.concurrent-rt.com
tatuhiro.oshima@concurrent-rt.com
https://www.concurrent-rt.co.jp
oshima@concurrent-rt.co.jp

- ・コンカレント日本株式会社
 - 1986年創立Concurrent Real-Time 日本支社
- ・プロフェッショナルサービス部 部長
 - 前職 九工大 情報工学教室 文部技官
 - 情報処理学会正会員
 - ・入社以来29年間リアルタイム畑
 - 専門
 - 並列計算機とリアルタイムOS
 - ・ドライバ開発と移植
 - リアルタイムよろず相談
- ROSとの関わり
 - RedHawkがARM64/Nvidia Jetsonをサポートしてから





アジェンダ

- ●目的
 - RTOSがROS開発者に対してどのような利益が得られるかを具体的に提示
- ●入手可能な以下のホワイトペーパーの概要と追試
 - "Real-time control in ROS and ROS 2.0"
 - "Threaded IRQs on Linux PREEMPT-RT"
 - "Towards a distributed and real-time framework for robots"
 - "Using ROS with RedHawk Linux on the NVIDIA Jetson TX2"
- ●入手可能な以下のUbuntuベースOSの比較
 - X86_64(注), ARM64(Nvidia Jetson AGX Xavier/Tx2)
 - "ピュアUbuntu18.04" vs "PREEMPT_RT" vs "RedHawk" vs "Linux for Tegra"

注: Jetson Tegraとほぼ同じ性能のCPU(Windows7世代)を使っています。





ROS2をサポートする有償RTOS

RedHawk

 https://www.concurrent-rt.com/wp-content/uploads/2016/09/Using-ROS-with-RedHawk-on-Jetson-TX2.pdf

QNX

http://blackberry.qnx.com/en/articles/what-adas-market-needs-now

eSOL

https://www.esol.com/embedded/ros.html

Vxworks

https://github.com/Wind-River/vxworks7-ros2-build

Green Hills Software

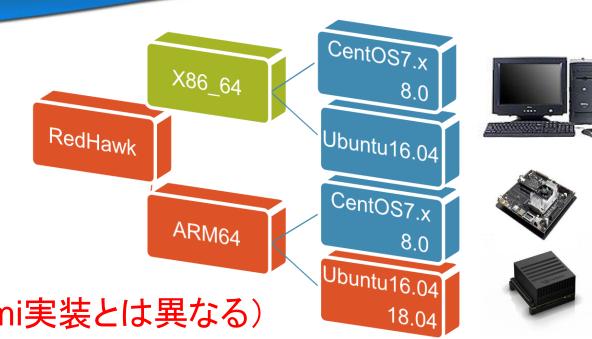
https://www.ghs.com/news/20190408_japanIT_ROS_support.html

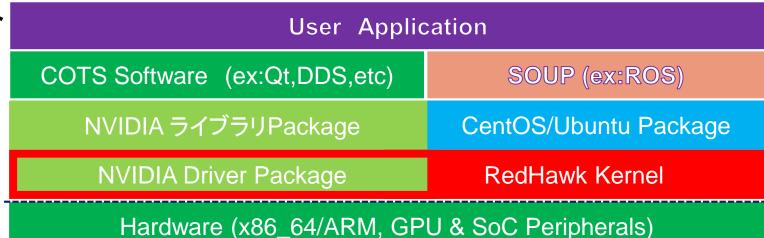




RedHawkとは

- 商用のハードリアルタイムLinuxOS
 - ・サーバとエンベデッド
- X86_64とARM64をサポート
- CentOSまたはUbuntuとバイナリ互換
- POSIX-REALTIME-APIでプログラム
- オープンソースのシングルカーネル(Xenomi実装とは異なる)
- Nvidiaボード/ドライバをサポート
- Shieldedテクノロジー
 - SkyLake PDL 5µ秒
 - Jetson PDL 100µ秒
- apt installでROSが動作









リアルタイムFAQ

Q.ハードウェアが早くなれば、リアルタイム?

A.いいえ

リアルタイムシステムは、要求される時間内に必ず 応答を返さなくてはなりません。

そのためにリアルタイムOSは、カーネルに必要な改修を行っています。

Linuxでは、kernel.orgの標準カーネルに対して、SMPパッチ、PREEMPTパッチ、PRREMT_RTパッチなどを適用することで、Linuxのリアルタイム化を行います。

Q.PDLとはなんですか?

A.Process Dispatch Latency とよばれ、割り込み待ちのユーザプロセスが実行開始されるまでの時間です。

Q.ハードリアルタイムとソフトリアルタイムは何が違う?

A.ハードリアルタイムは、応答性の保証があり、ソフトリアルタイムは、応答性の保証がありません。その保証は、OSベンダーが行います。したがってハードリアルタイムOSベンダーは、OSの設計値を示しているのではなく、ハードウェアを含めた性能試験を行い、保証値を公表しています。

→ Board Support Package

システムのトータルジッターは、 保証値×システムコールの回数 になるため保証値は重要です。

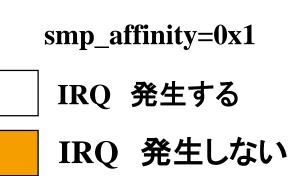


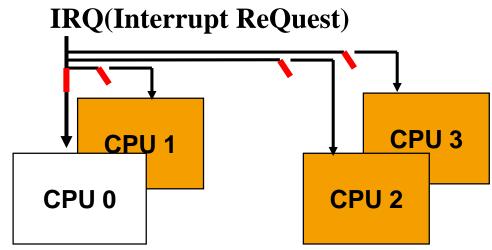


POSIX Real Time API

- Semaphores
- Real-Time Signals
- Shared memory
- Memory locking
- Synchronous I/O
- Asynchronous I/O
- Execution scheduling
- Clocks and timers
- Message Queue

- POSIX-APIで定義されていないもの
 - 割り込みのコア制御
 - /proc/irq/*/smp_affinity
 - プロセスのコア割り当て
 - ・プロセス優先度
 - ・スケジュールポリシー





ROS1 / ROS2 ユースケース

ROS1

- 単一のロボット
- ワークステーションクラスのコンピュータ
- リアルタイム制御は求めない
 - ros controlの特別な仕組みで別途対応
- 優れたネットワーク接続性
 - 有線または近接の高帯域幅ワイヤレス
- 主に学問分野の研究応用

ROS2

- 複数ロボットのチーム
- 小型の組み込みプラットフォーム
- リアルタイムシステム
 - プロセス間やマシン間の通信を含む、 ROSで直接リアルタイム制御をサポート
- 非理想的なネットワーク
 - 低品質のWiFiや地上間通信リンクで、損失や遅延のためにネットワーク接続が劣化した場合でも、ROSを動作させる
- プロダクション環境
 - ROSが研究室で選択され続けるプラット フォームであり続けることは不可欠だが、 ROSベースのラボプロトタイプが現実の アプリケーションでの使用に適したROS ベースの製品に進化できる。
- プロジェクト範囲の縮小
 - 積極的に外部のオープンソースやCOTS プロダクトを取り入れる

⇒ROS2では、制御と通信のリアルタイム性が重要



注意:

ROS2はリアルタイム

OSではありません!



Real-time control in ROS and ROS 2.0

Jackie Kay

Real-time control in ROS and ROS 2.0

Jackie Kay

jackie@osrfoundation.org

Adolfo Rodriguez Tsouroukdissian adolfo.rodriguez@pal-robotics.com





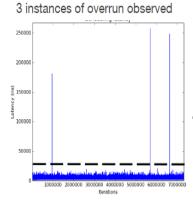


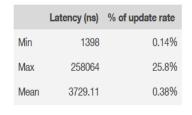
ROS 2 Real-time Benchmarking: Results

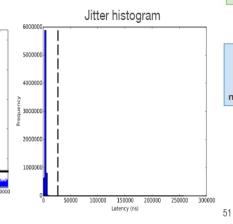


stress --cpu 2 --io 2

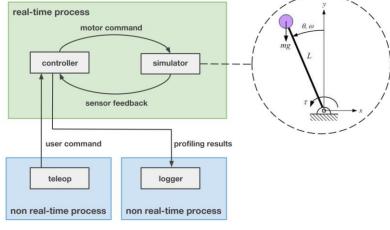
7,345,125 cycles observed







12スレッド



目標

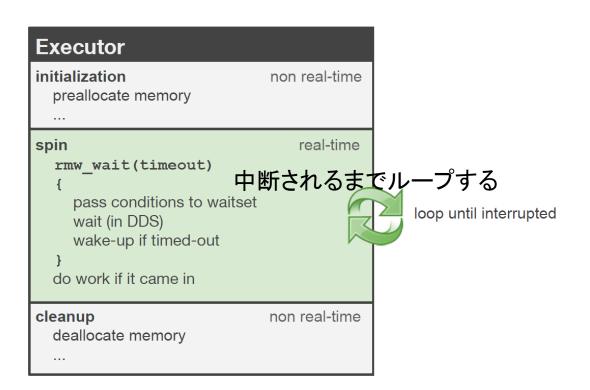
1 kHz更新ループ(1 ms周期) 3%未満のジッター(30µs)





ROS 2のリアルタイムプログラミング

- 公式ドキュメントに記述されているけれど!
- 1は、OS技術に依存
- ・ 2は、適用するユースケース(応答時間)に依存
- 3は、プログラム技術に依存



- 1. リアルタイムのコンピューターシステムを作成するには、リアルタイムループを定期的に更新して期限に間に合わせる必要があります。
- 2. これらの締め切りのわずかな誤差(最大許容 ジッタ)しか許容できません。
- 3. これを行うには、ページフォールトイベント、動的 メモリの割り当て/割り当て解除、無期限にブロッ クする同期プリミティブなど、実行パスでの非決 定的な操作を回避する必要があります。
- 4. リアルタイムコンピューティングで一般的に解決 される制御問題の典型的な例は、倒立振子の バランス調整です。
- 5. コントローラーが予想外に長い時間ブロックされた場合、振り子が落ちるか不安定になります。ただし、振り子を制御するモーターが動作できる速度よりも速い速度でコントローラーが確実に更新されると、振り子はセンサーデータに反応して振り子のバランスを取ることに成功します。
- https://index.ros.org//doc/ros2/Tutorials/Real-Time-Programming/





公式ドキュメントの意味

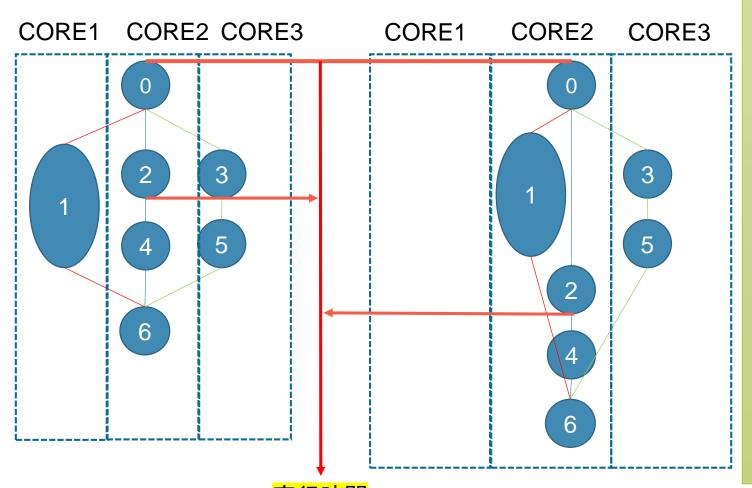
- ・ページフォールトイベント
- ・動的メモリの割り当て/割り当て解除
- ・無期限にブロックする同期プリミティブなど、
- ・実行パスでの非決定的な操作を回避 データミニステック
 - いつでも同じ速度で実行される のが最善ですが、最悪値で設計 するのがセオリー

- ・メモリロックしなさい
- C++では、関数呼び出しごとに発生
- デッドロックの回避
 - プロセスの優先度とセマフォ
- 優先度設定 (SCHED_RR,SCHED_FIFO)
- タイムアウト付き関数を利用
 - エラーになったらどうする?
- ノードの粒度(プログラムの大きさ) をそろえてSCHED_RR
- SCHED_RR はnice値で、クォンタムタイムが変化





スケジューリングとタイムクオンタム



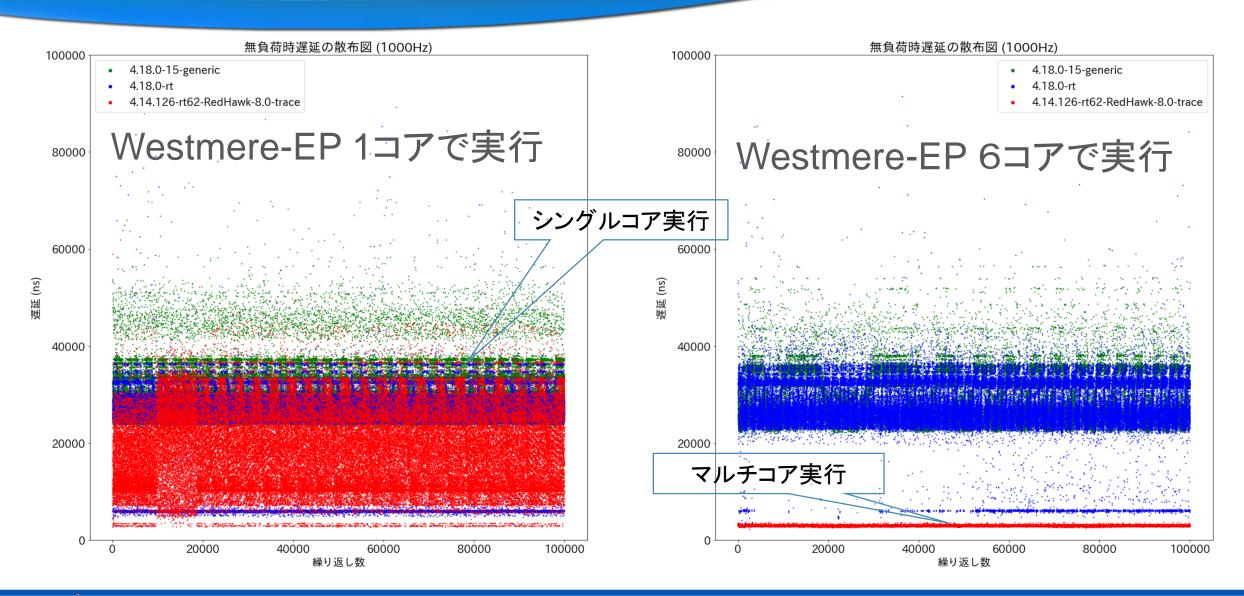
Nice値=>タイムクオンタム Nice値=>タイムクオンタム -20 => 800 msTX2 Xavier 0 => 100 ms-19 = 780 ms-18 = 760 ms90ms 92ms -17 = 740 ms90ms 88ms 80ms 84ms -16 = 720 ms80ms -15 = 700 ms $-14 \Rightarrow 680 \text{ms}$ 70ms 72ms 70ms 68ms -13 = > 660 ms60ms 64ms -12 => 640 ms60ms 60ms -11 => 620 ms50ms 52ms -10 => 600 ms-9 => 580 ms50ms 48ms 10 => 11 => 40ms 44ms -8 => 560 ms12 => 40ms 40ms -7 => 540 ms-6 => 520 ms30ms 32ms 30ms 28ms -5 => 500ms-4 => 480 ms15 => 20ms 24ms -3 => 460 ms16 => 20ms 10ms 12ms -2 => 440 ms10ms 8ms -1 => 420 ms10ms 4ms 0 => 100 ms19 =>

1, 2, 3が同時にアクティブになっても 1のCPU割り当てで、2の応答時間が変化する





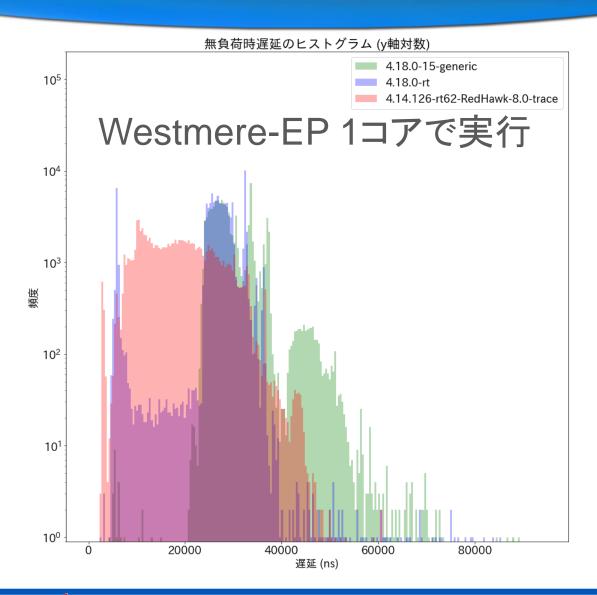
x86ジッター評価(無負荷:トレンド)

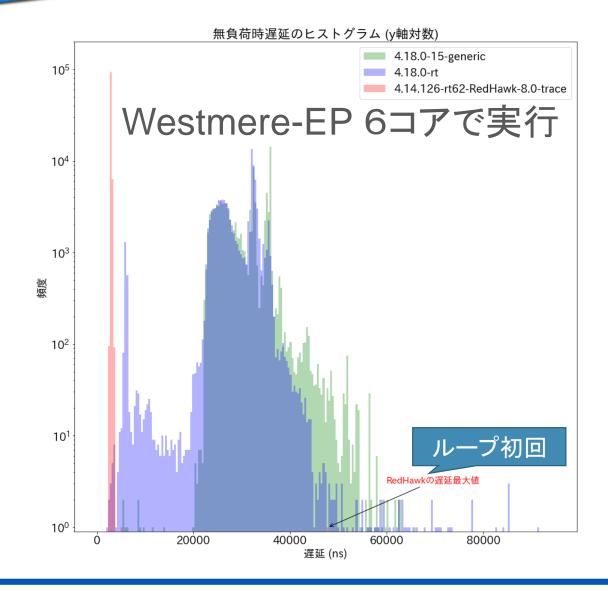






x86ジッター評価(無負荷:ヒストグラム)





リアルタイム設定(RedHawk)

```
$ sudo -s
                                                      12コア中6コアをリアルタイム用に予約
# shield -a 6-11
# run -a | grep kworker | awk '{print "run -s rr -P 98 -n", $9}' | sh
# run -b0 -u0
                                                                  kworkerの優先度を上昇
                         移動可能なデーモンをコア0に移動
# run -b0 -g0
# source /usr/local/cnc/ros/dashing/setup.bash
※負荷テスト時には以下の1行を実行
# for i in {0..5}; do run -b ${i} stress --cpu 1 --io 1 --hdd 1 & done
# run -b 6-11 -s fifo -P 90 pendulum_demo -i 100000 -f pendulum_demo.log
```

注:RedHawkのshieldは、システムクロック割り込みも停止します。



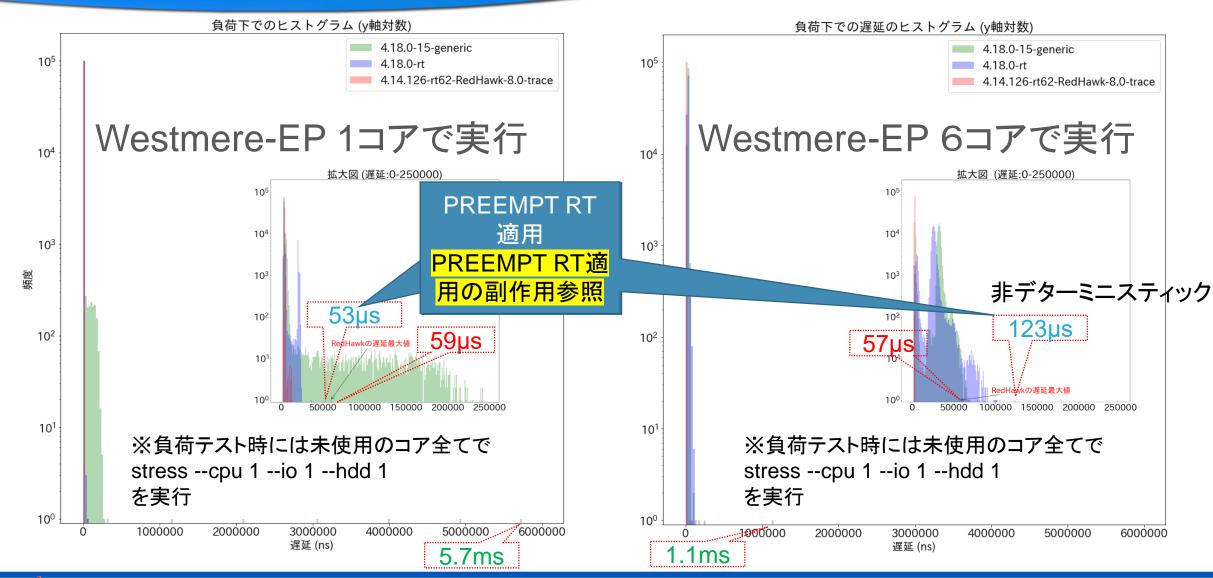
リアルタイム設定(Ubuntu)

```
12コア中6コアをリア
※/etc/default/grubのGRUB_CMDLINE_LINUX_DEFAULTに"isolcpus=6-11"を追加
                                                                    ルタイム用に予約
$ sudo update-grub
$ reboot
                                                                     移動可能なデーモン
$ sudo -s
                                                                     をコア0に移動
# for i in `ls /proc/irq/*/smp_affinity | grep -v "/0/" | grep -v "/2/"`
# do echo fffffffff,fffff03f > $i ; done
 ps -eo pid,comm | grep kworker | awk '{print "chrt -r -p 98 "$1}' |
                                                                  kworkerの優先度を上昇
# source /usr/local/cnc/ros/dashing/setup.bash
※負荷テスト時には以下の1行を実行
# for i in {0..5}; do taskset -c ${i} stress --cpu 1 --io 1 --hdd 1 & done
# taskset -c 6,7,8,9,10,11 pendulum_demo -i 100000 -f pendulum_demo.log & chrt -f -p 90 $!
注:Linuxカーネルのisolcpusは、システムクロック割り込みは停止できません。
⇒ 動的ティックレスの動作を特定のコアで有効にするにはカーネルコマンドで nohz full パラメーターを使ってそのコ
```



アを指定します。(要カーネル再構築)

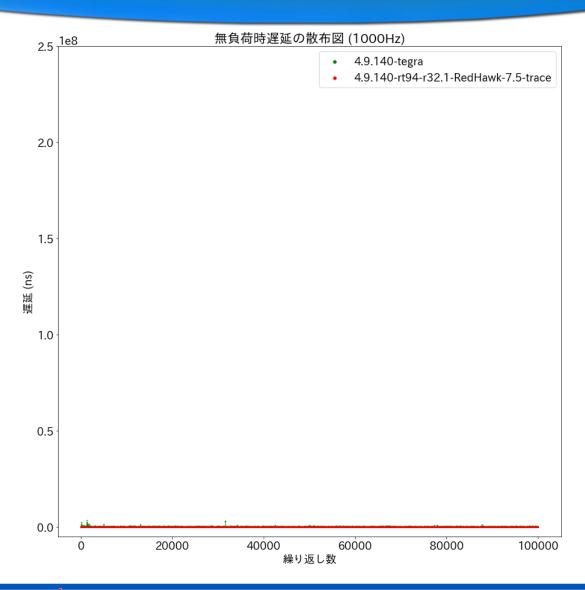
x86ジッター評価(有負荷:ヒストグラム)

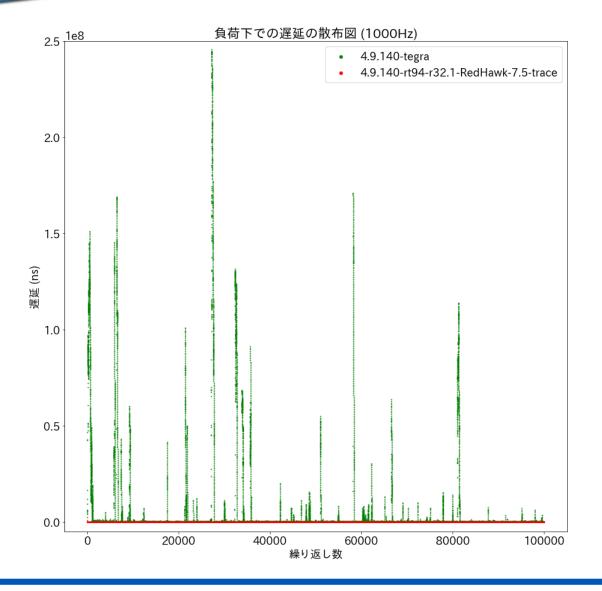






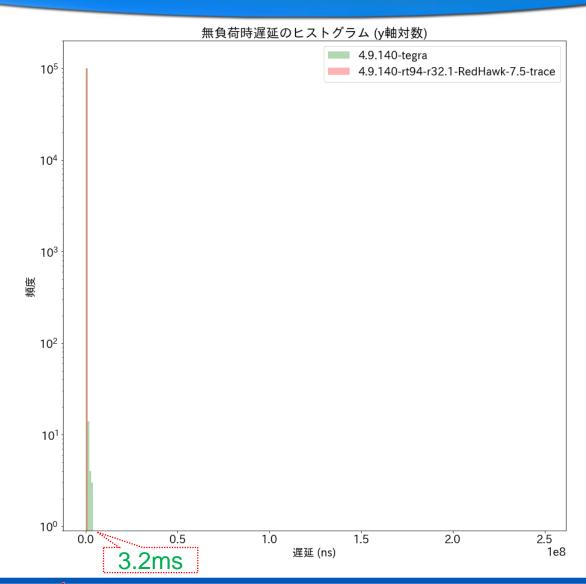
ARMv8ジッタ一評価(トレンド)

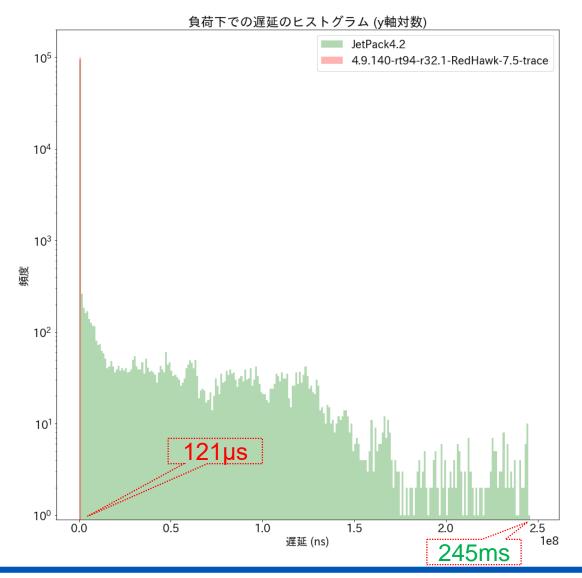






Jetson AGX Xavier









まとめ:ジッター評価負荷あり(100000回)

<mark>Westmere-EP</mark> 6コア	オリジナルペーパー Xenomai	Ubuntu 18.04 4.18.0-15-generic	Ubuntu 18.04 PRT 4.18.0-rt1	Ubuntu 18.04 RedHawk8 4.14.126-rt62
最小(nsec)	1398.0	2375.0	2 124.0	2601.0
最大(nsec)	258 064.0	1136690.0	<mark>123</mark> 114.0	57473.0
平均(nsec)	3 729.1	29 369.0	23 770.7	<mark>3</mark> 063.1
初回除外最大(nsec)		1136690.0	123 114.0	3 795.0
PendulumMotor received		92821	98137	103580
PendulumController received		90945	74702	102519
メッセージロスト率(%)		2.02	23.88°	1.02
ARM v8 4コア	オリジナルペーパー Xenomai	Ubuntu 18.04 JetPack4.2 4.9.140-tegra	Ubuntu 18.04 JetPack4.2 RedHawk7.5 4.9.140-rt94-r32.1	Ubuntu 16.04 JetPack3.2 RedHawk7.3.1 4.4.38-rt49-r28.2 (TegraTX2) <mark>参考値</mark>
最小(nsec)	1398.0	18486.0	4 840.0	6555.0
最大(nsec)	258064.0	245677 239.0	<mark>120</mark> 873.0	47488.0
平均(nsec)	3 729.1	3775 425.6	<mark>8</mark> 467.7	<mark>8</mark> 021.6
初回除外最大(nsec)		245677 239.0	87 162.0	
PendulumMotor received		83567	99232	
PendulumController received		74190	99039	
メッセージロスト率(%)		<mark>11.22</mark>	0.19	

x86は、平均速度から CPUはほぼ同等。 しかし、応答の最大値は Xenomaiに比して約5倍 安定している。

PREEMPT RT 適用 PREEMPT RT適 用の副作用参照

ARMは、平均速度から CPUが遅い事が読み取 れる

しかし、応答の最大値は Xenomaiに比して約5倍 安定している。

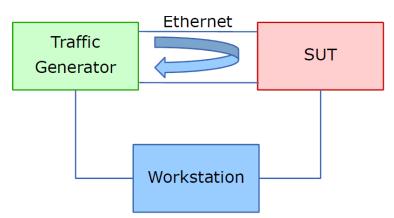
PREEMPT RT 未適用





PREEMPT RT適用の副作用

- ●PREEMPT RTのIRQスレッドが高い通信トラフィック上で実行される場合にパケットが失われ、無視出来ない遅延が発生する。
- "Threaded IRQs on Linux PREEMPT-RT"
 - http://citeseerx.ist.psu.edu/viewdoc/download?doi=10.1.1.163.7898&rep=rep1&t ype=pdf#page=23
 - http://www.artist-embedded.org/docs/Events/2009/OSPERT/OSPERT09-Henriques.pdf



Tx Rate	Tx/Rx Frames						
$(\mu secs)$	Tx	Rx	Lost	Lost (%)			
10	56,920,922	56,920,922	0	0.00			
9	62,747,678	62,664,039	83,639	0.13			
8	70,389,695	70,389,695	0	0.00			
7	79,638,318	79,637,232	1,086	0.00			
6	91,039,343	89,535,226	1,504,117	1.65			
5	108,608,754	98,436,714	10,172,040	9.37			

送受信の割り込み回 数が異なる

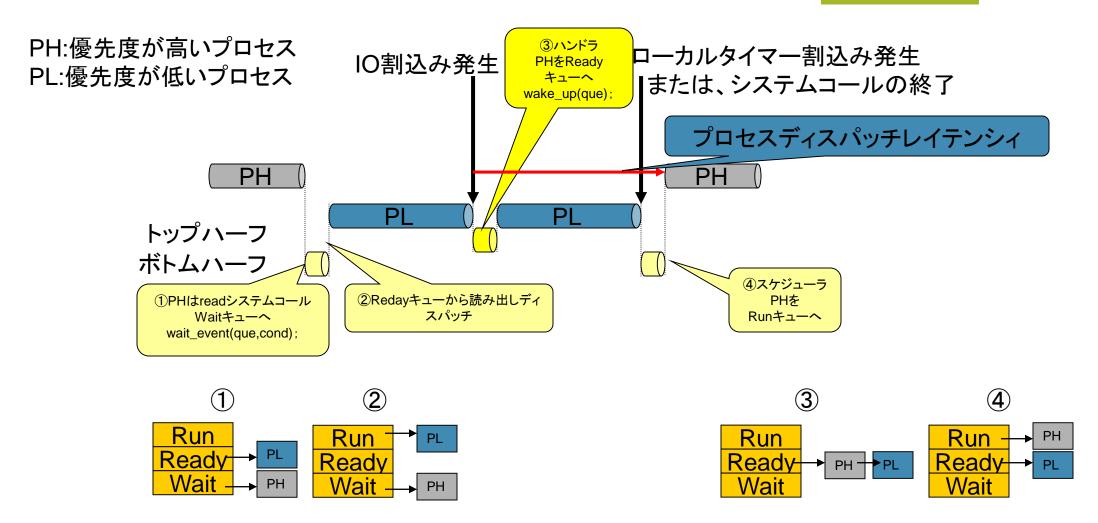
Threaded IRQs kernel, cyclictest priority HIGH



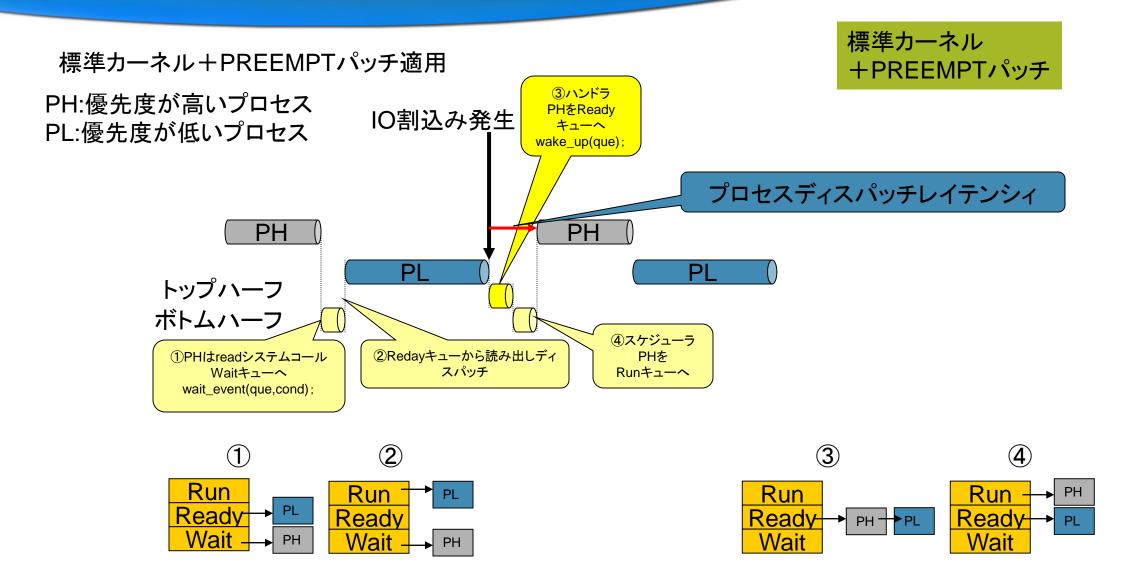


プロセスディスパッチ1

標準カーネル



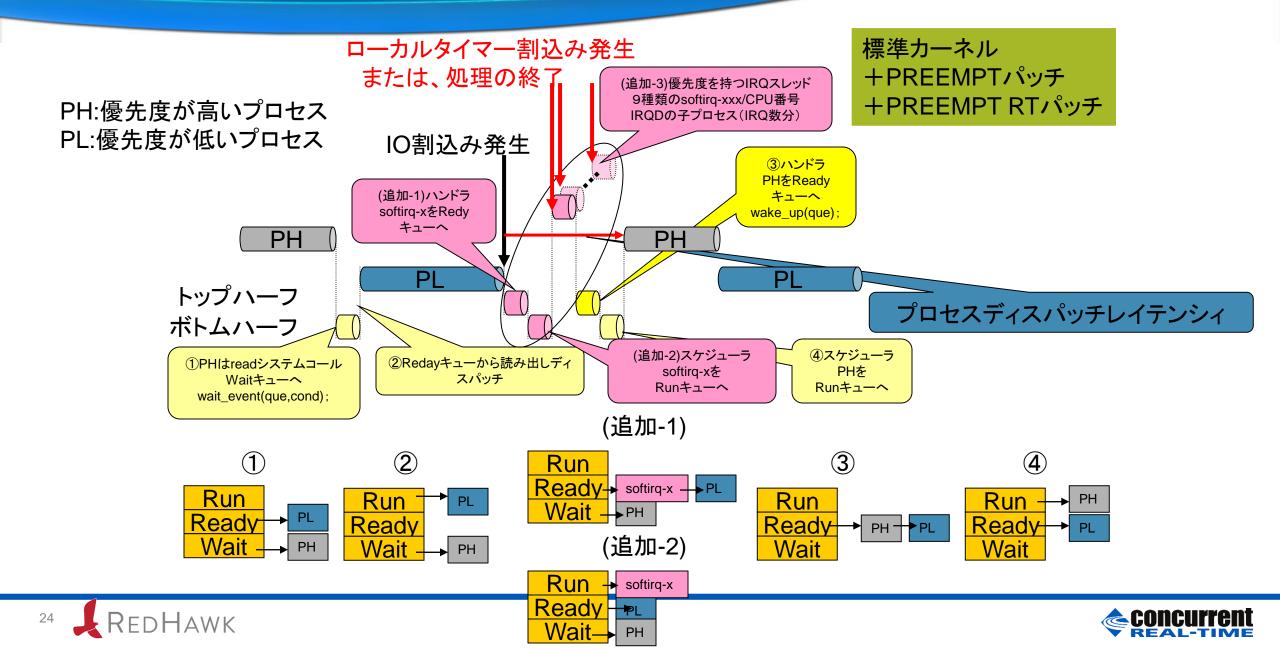
プロセスディスパッチ2







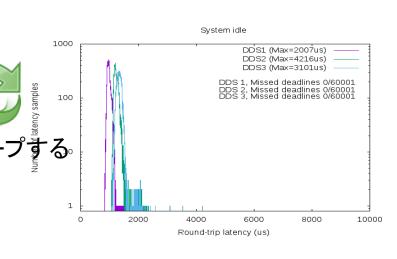
プロセスディスパッチ3

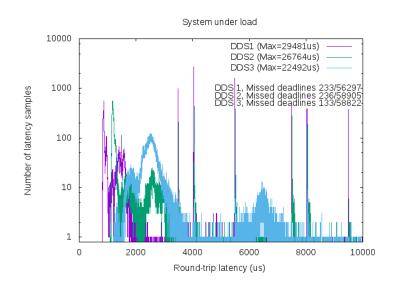


ロボット用の分散リアルタイムフレームワークに向けて

Executor initialization non real-time preallocate memory real-time spin rmw wait(timeout) pass conditions to waitset wait (in DDS) wake-up if timed-out 中断されるまでル do work if it came in cleanup non real-time deallocate memory

• ROS2のリアルタイムパフォーマン スは、"DDS受信の応答"によって決 まります。





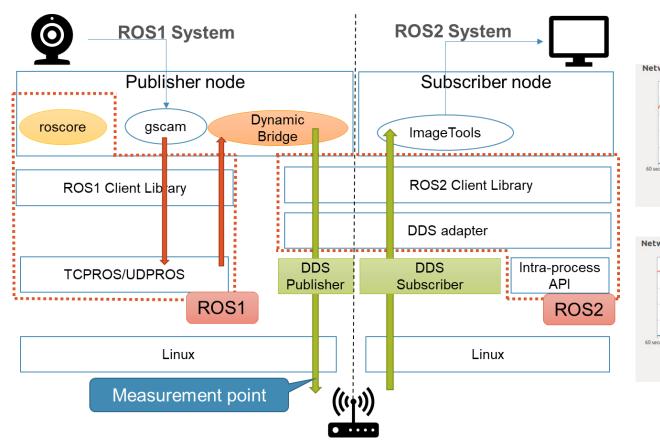
参照 Towards a distributed and real-time framework for robots

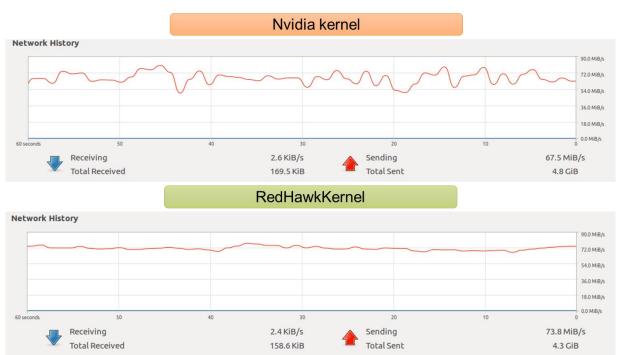
https://hackernoon.com/towards-a-distributed-and-real-time-framework-for-robots-469ba77d6c42https://arxiv.org/pdf/1809.02595.pdf





DDSネットワークトラフィック





ROS2のserviceを用いて遅延評価

- 2つのXavier間をetherで直結し、クライアントはclock_gettimeした timespec構造を2つのint64型として 送り、サーバはその値をそのまま返信する。
- ・Geoffrey Biggs氏によるROS Japanユーザグループ講習会資料のソースを参考にし、リアルタイム性の向上にあたり右記の3点の処理を追加した。

- QoSのデフォルトからの変更(ROS1 におけるUDPROSに準じる)
- プロセス優先度を変更
- メモリロックを追加

サーバ側:

run -b 4-5 ros2 run timer_server timer_server

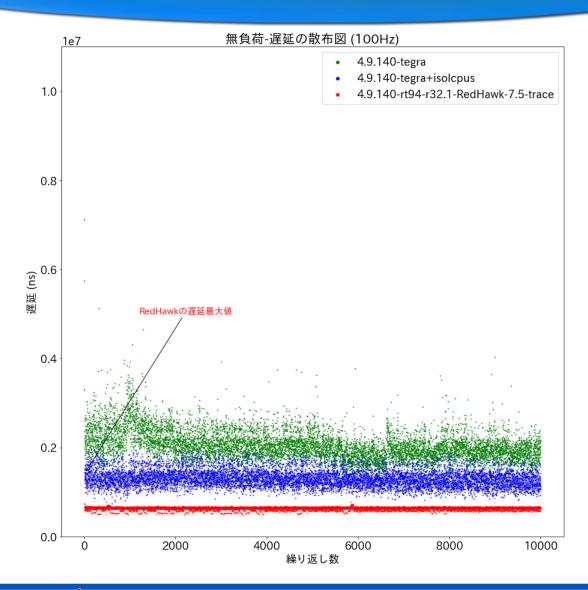
クライアント側:

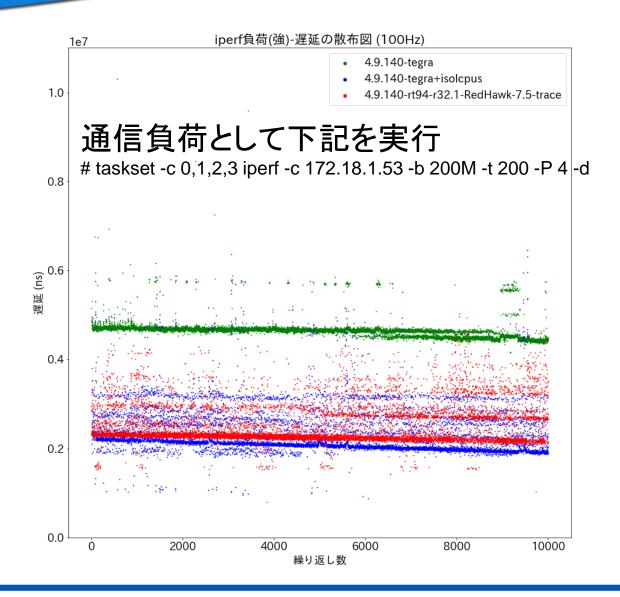
run -b 4-5 ros2 run timer_client timer_client





通信遅延評価1(トレンド)

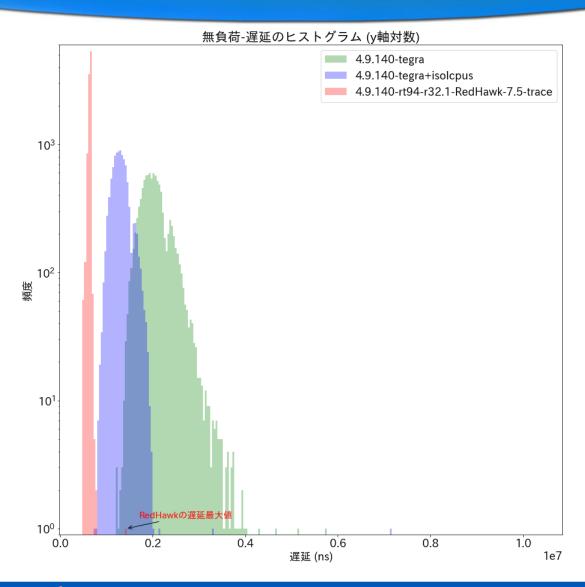


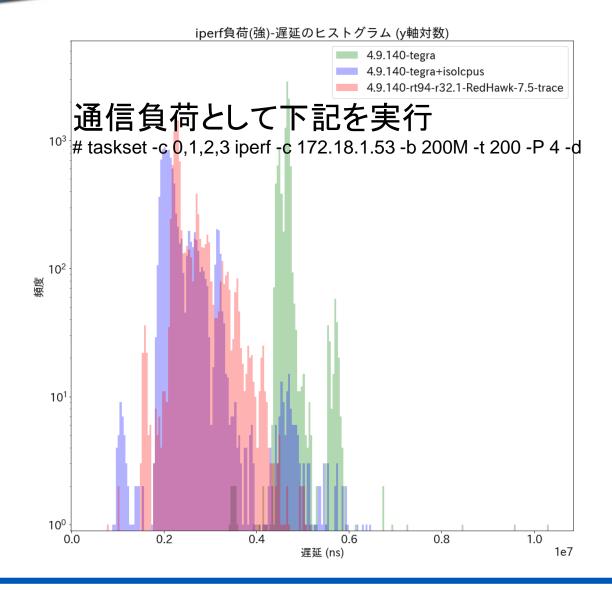




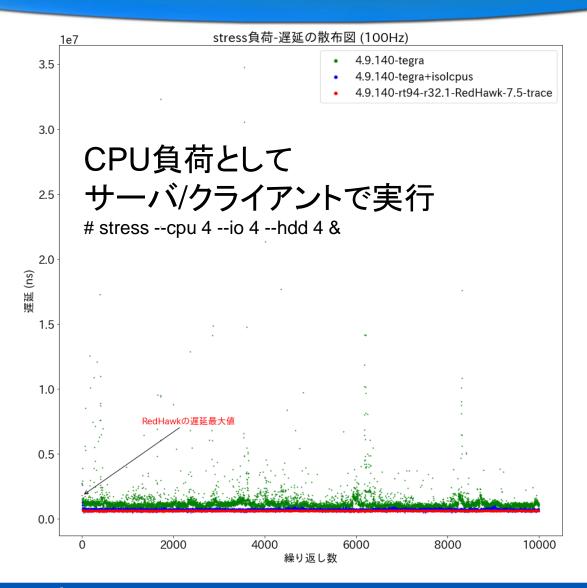


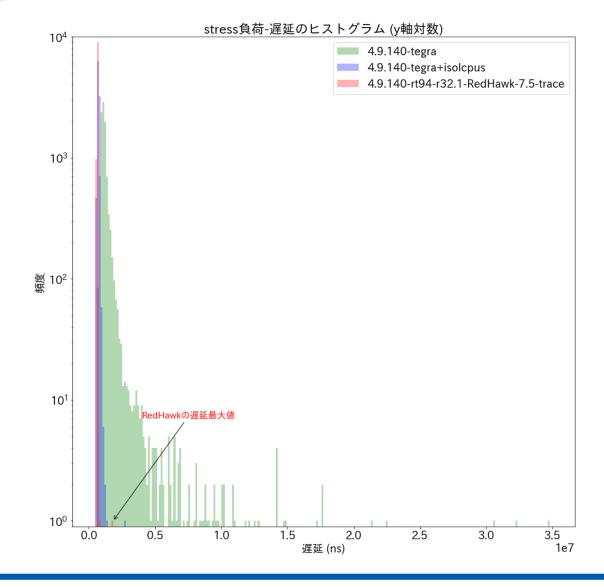
通信遅延評価1(ヒストグラム)





通信遅延評価2(トレンド,ヒストグラム)





まとめ:通信遅延評価

ARM v8 <mark>無負荷</mark>	Ubuntu 18.04 JetPack4.2 4.9.140-tegra	Ubuntu 18.04 JetPack4.2 4.9.140-tegra +isolcpus	Ubuntu 18.04 JetPack4.2 RedHawk7.5 4.9.140-rt94-r32.1	
最小(nsec)	1200032.0	743904.0	487872.0	
<mark>最大(nsec)</mark>	5745 792.0	7124608.0	1435 904.0	
平均(nsec)	2054524.3	1310220.6	636011.4	
初回除外最大(nsec)	5129760.0	3307616.0	777600.0	
標準偏差	332489.7	198846.1	27981.3	

ARM v8 <mark>通信負荷</mark>	Ubuntu 18.04 JetPack4.2 4.9.140-tegra	Ubuntu 18.04 JetPack4.2 4.9.140-tegra +isolcpus	Ubuntu 18.04 JetPack4.2 RedHawk7.5 4.9.140-rt94-r32.1
最小(nsec)	3434144.0	880864.0	792480.0
最大(nsec)	10308320.0	<mark>6454</mark> 336.0	51217 92.0
平均(nsec)	4651612.3	2319364.0	2522169.2
初回除外最大(nsec)	10308320.0	6454336.0	5121792.0
標準偏差	210379.3	505813.2	445846.1

ARM v8 <mark>CPU負荷</mark>	Ubuntu 18.04 JetPack4.2 4.9.140-tegra	Ubuntu 18.04 JetPack4.2 4.9.140-tegra +isolcpus	Ubuntu 18.04 JetPack4.2 RedHawk7.5 4.9.140-rt94-r32.1
最小(nsec)	614144.0	460992.0	502208.0
最大(nsec)	34724736.0	2672 640.0	1822400.0
平均(nsec)	1241344.2	708169.7	639464.5
初回除外最大(nsec)	34724736.0	1321504.0	769056.0
標準偏差	1004689.7	68382.5	28725.8



Using ROS2 with RedHawk™

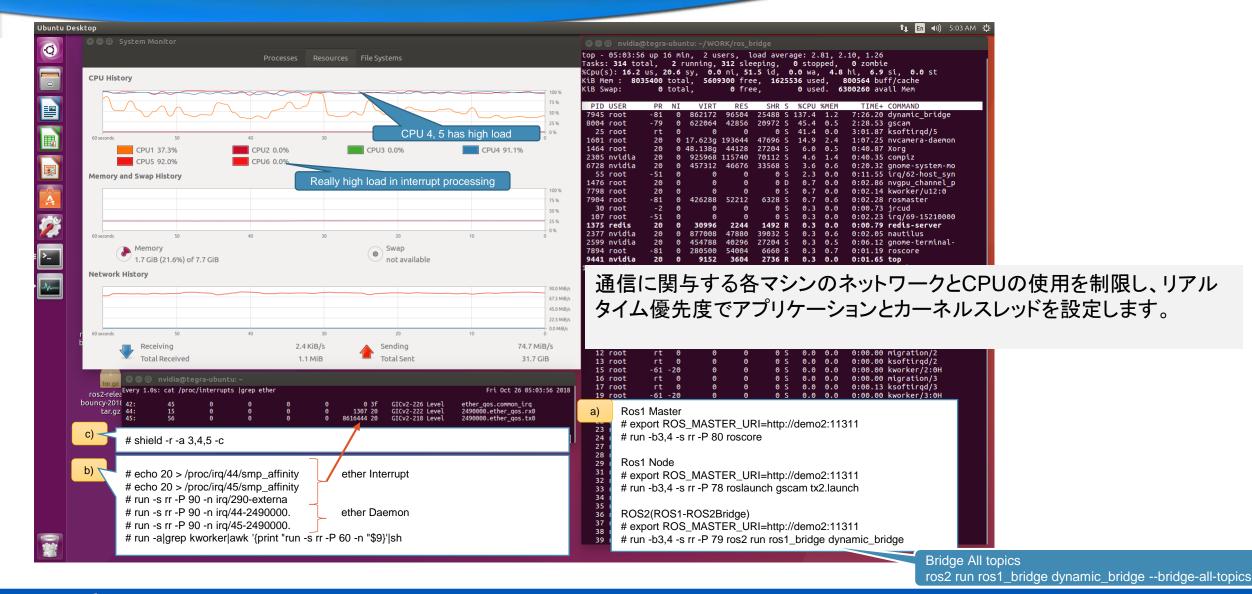
- ●ROSはRTOSではありませんが...
 - ROS 2.0は、リアルタイムに対応し、基礎となるRTOSと緊密に協力するように設計されています
- ●ROS 2.0はRedHawk OSを非常に効果的に使用できます
- ●下記、URLのホワイトペーパーにROS2インストールを含む詳細を記述しています。
 - "Using ROS with RedHawk Linux on the NVIDIA Jetson TX2"
 - ROS 2.0には、倒立振子のサンプルデモが含まれています
 - TX2上の最大PDLを15m秒から50μ秒まで改善しました。

https://www.concurrent-rt.com/wp-content/uploads/2016/09/Using-ROS-with-RedHawk-on-Jetson-TX2.pdf





ROS 2通信を最適化するための最良の戦略





割込みの副作用

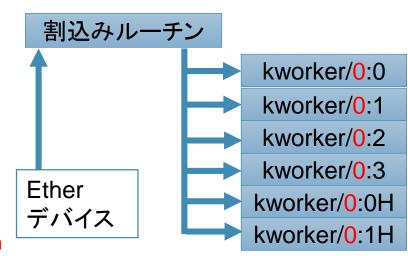
- ●Etherケーブルを挿抜するとジッターが発生する。
- ●CPUnで割込み処理を行うkworkerの優先度を上げる
- ●kworkerの名称
 - kworker/%u:%d%s (cpu, id, priority) kworker/u13:0 のようなuスレッドは現在CPUバインドされていないことを意味する。 負のnice値(-20)を持つkworkerは、名前に「H」が付いている。

優先度0:スケジューリング Other

```
$ sudo run -s fifo -P 90 -n kworker/0:0
$ sudo run -s fifo -P 90 -n kworker/0:1
$ sudo run -s fifo -P 90 -n kworker/0:2
$ sudo run -s fifo -P 90 -n kworker/0:3
$ sudo run -s fifo -P 90 -n kworker/0:0H
$ sudo run -s fifo -P 90 -n kworker/0:1H
```

まとめて

\$ sudo run -a|grep kworker|awk '{print "run -s fifo -P 90 -n "\$9}'|sh







カーネルスレッドの優先度

Pid 7 8 12 16 20 24 32 34 43 44 56 57 101 102 103 104 105 106 107 108 112 115 143 150 151 153 155 157 158 171 172 173 174 175 176 177 178 179 180 181 182 183 184 185 186 187 188	Actual 0x01 0x02 0x04 0x08 0x10 0x20 0x31 0x31 0x31 0x31 0x31 0x31 0x31 0x3	CPU 12345004030003334500003400400000000000000	Policy fifo fifo fifo fifo fifo fifo fifo fif	Pri 100 100 100 100 50 50 50 50 50 50 50 50 50 50 50 50 5	Nice 000000000000000000000000000000000000	Name migration/0 migration/1 migration/2 migration/3 migration/4 migration/5 ltmrd irq/55-mc_statu irq/424-30c0000 irq/431-max7762 irq/62-host_syn irq/63-host_sta tegradc.0/a tegradc.0/a tegradc.0/c tegradc.0/c tegradc.0/f tegradc.0/f tegradc.0/sl irq/69-15210000 irq/73-gk20a_st irq/252-1521000 irq/73-gk20a_st irq/252-3460000. irq/78-b150000. irq/78-b150000. irq/78-b150000. irq/78-b150000. irq/78-b150000. irq/78-b150000. irq/93-gpcdma.0 irq/93-gpcdma.1 irq/94-gpcdma.2 irq/97-gpcdma.3 irq/96-gpcdma.4 irq/97-gpcdma.5 irq/97-gpcdma.6 irq/100-gpcdma.irq/101-gpcdma.irq/102-gpcdma.irq/102-gpcdma.irq/103-gpcdma.irq/103-gpcdma.irq/103-gpcdma.irq/104-gpcdma.irq/105-gpcdma.irq/105-gpcdma.irq/106-gpcdma.irq/106-gpcdma.irq/108-gpcdma.irq/108-gpcdma.irq/108-gpcdma.irq/108-gpcdma.irq/108-gpcdma.irq/108-gpcdma.irq/109-g	51と98の間 6と49の間 2と 4の間	189 190 191 192 193 194 195 196 197 198 199 200 201 202 203 207 209 211 213 215 216 219 224 226 229 234 640 641 3 9 13 17 21 25 30 2063 2063 2063 2068	189 190 191 192 193 194 195 196 197 198 199 200 201 202 203 207 209 211 213 215 216 219 224 226 229 234 640 641 3 9 13 17 21 25 30 2094 2107 2108 2079	0x39 0x39 0x39 0x39 0x39 0x39 0x39 0x39	0x31 0x31	000000000000434000000000000000000000000	fifo fifo fifo fifo fifo fifo fifo fifo	50 50 50 50 50 50 50 50 50 50 50 50 50 5	000000000000000000000000000000000000000	irq/110-gpcdma. irq/111-gpcdma. irq/111-gpcdma. irq/113-gpcdma. irq/114-gpcdma. irq/115-gpcdma. irq/115-gpcdma. irq/116-gpcdma. irq/118-gpcdma. irq/119-gpcdma. irq/120-gpcdma. irq/121-gpcdma. irq/123-gpcdma. irq/23-3440000. irq/24-3400000. mmcqd/00 mmcqd/0boot0 mmcqd/0boot1 mmcqd/0pmb irq/256-3400000. irq/36-3240000. irq/34-3210000. irq/36-3240000. irq/36-350000. irq/36-3500000. irq/36-35000000. irq/36-3500000. irq/36-3500000. irq/36-3500000. irq/36-3500000. irq/36-3500000. irq/36-3500000. irq/36-35000000. irq/36-3500000. irq/36-3500000. irq/36-3500000. irq/36-3500000. irq/36-3500000. irq/36-3500000. irq/36-35000000. irq/36-3500000. irq/36-3500000. irq/36-35000000. irq/36-35000000000000
	Bias 0x01 0x00 0x00 0x08 0x19 0x39 0x39 0x39 0x39 0x39 0x39 0x39 0x3	0x01 0x01 0x00 0x02 0x00 0x04 0x08 0x08 0x10 0x10 0x20 0x39 0x39 0x31 0x39 <td>0x01 0x01 0 0x00 0x02 1 0x00 0x04 2 0x00 0x04 2 0x08 0x08 3 0x10 0x10 4 0x20 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x3</td> <td>0x01 0x01 0 fifo 0x00 0x02 1 fifo 0x00 0x04 2 fifo 0x08 0x08 3 fifo 0x10 0x10 4 fifo 0x20 0x20 5 fifo 0x39 0x31 0 fifo 0x39 0x31 0 fifo 0x39 0x31 4 fifo 0x39 0x31 4 fifo 0x39 0x31 4 fifo 0x39 0x31 4 fifo 0x39 0x31 0 fifo 0x39 0x31 0 fifo 0x39 0x31 0 fifo 0x39 0x31 0 fifo 0x39 0x31 3 fifo 0x39 0x31 3 fifo 0x39 0x31 3 fifo 0x39 0x31 4<!--</td--><td>0x01 0x01 0 fifo 100 0x00 0x04 2 fifo 100 0x00 0x04 2 fifo 100 0x08 0x08 3 fifo 100 0x10 0x10 4 fifo 100 0x20 0x20 5 fifo 100 0x39 0x31 0 fifo 50 0x39 0x31 0 fifo 1 0x39 0x31</td><td>0x01 0x01 0 fifo 100 0 0x00 0x04 2 fifo 100 0 0x08 0x08 3 fifo 100 0 0x10 0x10 4 fifo 100 0 0x10 0x10 4 fifo 100 0 0x20 0x20 5 fifo 100 0 0x39 0x31 0 fifo 50 0 0x39 0x31 0 fifo 1 0 0x39 0x31 0 fifo 1 0 0 0x39 0x31 3 fifo 1 0 0 <td< td=""><td>0x01 0x01 0 fifo 100 0 migration/0 0x00 0x02 1 fifo 100 0 migration/2 0x08 0x08 3 fifo 100 0 migration/2 0x10 0x10 4 fifo 100 0 migration/3 0x10 0x10 4 fifo 100 0 migration/3 0x20 0x20 5 fifo 100 0 migration/5 0x39 0x31 0 fifo 100 0 lim/55-mc_statu 0x39 0x31 0 fifo 50 0 irq/424-30c0000 0x39 0x31 0 fifo 1</td><td> 0x81 0x81 0</td><td> 8001 8001 80</td><td> 80.01 80.01 0 fifo 100 0 migration/0 190 190 190 190 80.00 80.00 2 fifo 100 0 migration/1 191 191 191 190 80.00 80.00 2 fifo 100 0 migration/3 193 193 193 194 </td><td>8x80</td><td> 8x81</td><td>8x81 0x81 0x81 0 fifo 100 0 migration/0 190 190 8x39 0x31 0 0x80 0x84 2 fifo 100 0 migration/1 191 191 0x33 0x31 0 0x80 0x84 2 fifo 100 0 migration/3 193 193 0x39 0x31 0 0x80 0x80 0x80 3 fifo 100 0 migration/3 193 193 0x39 0x31 0 0x80 0x80 0x80 x80 x80 x80 x80 x80 x8</td><td> 8x81 8x81 8x81 8x81 9</td><td> exell ex</td><td> 8x81 8x81</td></td<></td></td>	0x01 0x01 0 0x00 0x02 1 0x00 0x04 2 0x00 0x04 2 0x08 0x08 3 0x10 0x10 4 0x20 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x39 0x31 0 0x3	0x01 0x01 0 fifo 0x00 0x02 1 fifo 0x00 0x04 2 fifo 0x08 0x08 3 fifo 0x10 0x10 4 fifo 0x20 0x20 5 fifo 0x39 0x31 0 fifo 0x39 0x31 0 fifo 0x39 0x31 4 fifo 0x39 0x31 4 fifo 0x39 0x31 4 fifo 0x39 0x31 4 fifo 0x39 0x31 0 fifo 0x39 0x31 0 fifo 0x39 0x31 0 fifo 0x39 0x31 0 fifo 0x39 0x31 3 fifo 0x39 0x31 3 fifo 0x39 0x31 3 fifo 0x39 0x31 4 </td <td>0x01 0x01 0 fifo 100 0x00 0x04 2 fifo 100 0x00 0x04 2 fifo 100 0x08 0x08 3 fifo 100 0x10 0x10 4 fifo 100 0x20 0x20 5 fifo 100 0x39 0x31 0 fifo 50 0x39 0x31 0 fifo 1 0x39 0x31</td> <td>0x01 0x01 0 fifo 100 0 0x00 0x04 2 fifo 100 0 0x08 0x08 3 fifo 100 0 0x10 0x10 4 fifo 100 0 0x10 0x10 4 fifo 100 0 0x20 0x20 5 fifo 100 0 0x39 0x31 0 fifo 50 0 0x39 0x31 0 fifo 1 0 0x39 0x31 0 fifo 1 0 0 0x39 0x31 3 fifo 1 0 0 <td< td=""><td>0x01 0x01 0 fifo 100 0 migration/0 0x00 0x02 1 fifo 100 0 migration/2 0x08 0x08 3 fifo 100 0 migration/2 0x10 0x10 4 fifo 100 0 migration/3 0x10 0x10 4 fifo 100 0 migration/3 0x20 0x20 5 fifo 100 0 migration/5 0x39 0x31 0 fifo 100 0 lim/55-mc_statu 0x39 0x31 0 fifo 50 0 irq/424-30c0000 0x39 0x31 0 fifo 1</td><td> 0x81 0x81 0</td><td> 8001 8001 80</td><td> 80.01 80.01 0 fifo 100 0 migration/0 190 190 190 190 80.00 80.00 2 fifo 100 0 migration/1 191 191 191 190 80.00 80.00 2 fifo 100 0 migration/3 193 193 193 194 </td><td>8x80</td><td> 8x81</td><td>8x81 0x81 0x81 0 fifo 100 0 migration/0 190 190 8x39 0x31 0 0x80 0x84 2 fifo 100 0 migration/1 191 191 0x33 0x31 0 0x80 0x84 2 fifo 100 0 migration/3 193 193 0x39 0x31 0 0x80 0x80 0x80 3 fifo 100 0 migration/3 193 193 0x39 0x31 0 0x80 0x80 0x80 x80 x80 x80 x80 x80 x8</td><td> 8x81 8x81 8x81 8x81 9</td><td> exell ex</td><td> 8x81 8x81</td></td<></td>	0x01 0x01 0 fifo 100 0x00 0x04 2 fifo 100 0x00 0x04 2 fifo 100 0x08 0x08 3 fifo 100 0x10 0x10 4 fifo 100 0x20 0x20 5 fifo 100 0x39 0x31 0 fifo 50 0x39 0x31 0 fifo 1 0x39 0x31	0x01 0x01 0 fifo 100 0 0x00 0x04 2 fifo 100 0 0x08 0x08 3 fifo 100 0 0x10 0x10 4 fifo 100 0 0x10 0x10 4 fifo 100 0 0x20 0x20 5 fifo 100 0 0x39 0x31 0 fifo 50 0 0x39 0x31 0 fifo 1 0 0x39 0x31 0 fifo 1 0 0 0x39 0x31 3 fifo 1 0 0 <td< td=""><td>0x01 0x01 0 fifo 100 0 migration/0 0x00 0x02 1 fifo 100 0 migration/2 0x08 0x08 3 fifo 100 0 migration/2 0x10 0x10 4 fifo 100 0 migration/3 0x10 0x10 4 fifo 100 0 migration/3 0x20 0x20 5 fifo 100 0 migration/5 0x39 0x31 0 fifo 100 0 lim/55-mc_statu 0x39 0x31 0 fifo 50 0 irq/424-30c0000 0x39 0x31 0 fifo 1</td><td> 0x81 0x81 0</td><td> 8001 8001 80</td><td> 80.01 80.01 0 fifo 100 0 migration/0 190 190 190 190 80.00 80.00 2 fifo 100 0 migration/1 191 191 191 190 80.00 80.00 2 fifo 100 0 migration/3 193 193 193 194 </td><td>8x80</td><td> 8x81</td><td>8x81 0x81 0x81 0 fifo 100 0 migration/0 190 190 8x39 0x31 0 0x80 0x84 2 fifo 100 0 migration/1 191 191 0x33 0x31 0 0x80 0x84 2 fifo 100 0 migration/3 193 193 0x39 0x31 0 0x80 0x80 0x80 3 fifo 100 0 migration/3 193 193 0x39 0x31 0 0x80 0x80 0x80 x80 x80 x80 x80 x80 x8</td><td> 8x81 8x81 8x81 8x81 9</td><td> exell ex</td><td> 8x81 8x81</td></td<>	0x01 0x01 0 fifo 100 0 migration/0 0x00 0x02 1 fifo 100 0 migration/2 0x08 0x08 3 fifo 100 0 migration/2 0x10 0x10 4 fifo 100 0 migration/3 0x10 0x10 4 fifo 100 0 migration/3 0x20 0x20 5 fifo 100 0 migration/5 0x39 0x31 0 fifo 100 0 lim/55-mc_statu 0x39 0x31 0 fifo 50 0 irq/424-30c0000 0x39 0x31 0 fifo 1	0x81 0x81 0	8001 8001 80	80.01 80.01 0 fifo 100 0 migration/0 190 190 190 190 80.00 80.00 2 fifo 100 0 migration/1 191 191 191 190 80.00 80.00 2 fifo 100 0 migration/3 193 193 193 194	8x80	8x81	8x81 0x81 0x81 0 fifo 100 0 migration/0 190 190 8x39 0x31 0 0x80 0x84 2 fifo 100 0 migration/1 191 191 0x33 0x31 0 0x80 0x84 2 fifo 100 0 migration/3 193 193 0x39 0x31 0 0x80 0x80 0x80 3 fifo 100 0 migration/3 193 193 0x39 0x31 0 0x80 0x80 0x80 x80 x80 x80 x80 x80 x8	8x81 8x81 8x81 8x81 9	exell ex	8x81
Tid 7 8 12 16 20 24 32 34 43 44 56 57 101 102 103 104 105 106 107 108 112 115 143 150 151 153 155 156 177 178 179 180 181 182 183 184 185 186 187		0x01 0x02 0x04 0x08 0x10 0x20 0x31	0x01 0 0x02 1 0x04 2 0x08 3 0x10 4 0x20 5 0x31 0 0x31 4 0x31 4 0x31 0	0x01 0 fifo 0x02 1 fifo 0x08 3 fifo 0x10 4 fifo 0x20 5 fifo 0x31 0 fifo 0x31 0 fifo 0x31 4 fifo 0x31 4 fifo 0x31 4 fifo 0x31 4 fifo 0x31 6 fifo 0x31 6 fifo 0x31 7 fifo 0x31 6 fifo 0x31 7 fifo 0x31 7 fifo 0x31 7 fifo 0x31 6 fifo	0x01 0 fifo 100 0x02 1 fifo 100 0x04 2 fifo 100 0x08 3 fifo 100 0x10 4 fifo 100 0x11 4 fifo 100 0x31 0 fifo 50 0x31 4 fifo 50 0x31 6 fifo 1 0x31 6 fifo 1 0x31 6 fifo 1 0x31 7 fifo 1 0x31 7 fifo 50 0x31 7 fifo 50 0x31 7 fifo 50	0x01 0 fifo 100 0 0x02 1 fifo 100 0 0x04 2 fifo 100 0 0x08 3 fifo 100 0 0x10 4 fifo 100 0 0x10 4 fifo 100 0 0x31 0 fifo 100 0 0x31 0 fifo 50 0 0x31 4 fifo 50 0 0x31 0 fifo 1 0 0x31 0 fifo 50 0	0x01 0 fifo 100 0 migration/0 0x02 1 fifo 100 0 migration/1 0x08 3 fifo 100 0 migration/2 0x08 3 fifo 100 0 migration/3 0x10 4 fifo 100 0 migration/4 0x20 5 fifo 100 0 migration/5 0x31 0 fifo 50 0 irq/55-mc_statu 0x31 0 fifo 50 0 irq/424-30c0000 0x31 4 fifo 50 0 irq/424-30c0000 0x31 4 fifo 50 0 irq/421-max7762 0x31 4 fifo 50 0 irq/62-host_sp 0x31 4 fifo 50 0 irq/62-host_sp 0x31 6 fifo 1 0 tegradc.0/b 0x31 6 fifo<	0	8001 0	0.001	80.801 0 fife 100 0 migration/0 190 190 0x39 0x39 0x804 2 fife 100 0 migration/1 191 191 0x39 0x39 0x808 3 fife 100 0 migration/3 193 193 0x39 0x10 4 fife 100 0 migration/3 193 193 0x39 0x10 4 fife 100 0 migration/3 193 193 0x39 0x31 0 fife 100 0 migration/5 195 195 0x39 0x31 0 fife 50 0 irq/32-0x50 0x30 0x30	8x81 0 fifo 100 0 migration/0 190 190 6x39 6x31 6x39 6x31 6x34 2 fifo 100 0 migration/1 191 191 191 6x39 6x31 6x38 6x36 3 fifo 100 0 migration/2 192 192 6x39 6x31 6x38 3 fifo 100 0 migration/3 193 193 6x39 6x31 6x31 0 fifo 100 0 migration/4 194 194 194 6x39 6x31 6x31 0 fifo 100 0 migration/5 195 195 6x39 6x31 6x31 0 fifo 50 0 irq/55-mc_statu 196 196 6x39 6x31 6x31 0 fifo 50 0 irq/424-36c0000 198 198 198 6x39 6x31 6x31 0 fifo 50 0 irq/424-36c0000 198 198 199 199 6x39 6x31 6x31 0 fifo 50 0 irq/62-host_syn 200	0x01	8x81 0 fifo 100 0 migration/0 190 190 0x39 0x31 0 fifo 0x04 2 fifo 100 0 migration/1 191 191 0x39 0x31 0 fifo 0x04 2 fifo 100 0 migration/3 193 193 0x39 0x31 0 fifo 0x10 4 fifo 100 0 migration/3 193 193 0x39 0x31 0 fifo 0x10 4 fifo 100 0 migration/4 194 194 0x39 0x31 0 fifo 0x10 4 fifo 100 0 migration/5 195 195 0x39 0x31 0 fifo 0x11 0 fifo 100 0 migration/5 195 195 0x39 0x31 0 fifo 0x31 0 fifo 100 0 migration/5 195 195 0x39 0x31 0 fifo 0x31 0 fifo 100 0 migration/5 195 195 0x39 0x31 0 fifo 0x31 0 fifo 100 0 migration/5 195 195 0x39 0x31 0 fifo 0x31 0 fifo 100 0 migration/5 195 195 0x39 0x31 0 fifo 0x31 0 fifo 100 0 migration/5 195 195 0x39 0x31 0 fifo 0x31 0 fifo 100 0 migration/5 195 195 0x39 0x31 0 fifo 0x31 0 fifo 100 0 migration/5 195 195 0x39 0x31 0 fifo 0x31 0 fifo 100 0 migration/5 195 195 0x39 0x31 0 fifo 0x31 0 fifo 100 0 migration/5 195 195 0x39 0x31 0 fifo 0x31 0 fifo 100 0 migration/5 195 195 0x39 0x31 0 fifo 0x31 0 fifo 100 0x31	8x81	exact exact fife 10e exact migration/e 19e 19e 0.39 ex31 exact





カーネルスレッド

名称(赤字部分なし)	
tegradc.0/*	tegra-iommu
irq/*-gpcdma.*	tegra186-gpc-dma
irq/60-xotg	XUSB OTG Controller
irq/60-3530000.xhci	Xhci USB Controller
<pre>irq/22-3460000.sdhi irq/23-3440000.sdhi irq/24-3400000.sdhi irq/256-3400000.sdhi</pre>	Tegra Secure Digital Host Controller
irq/64-150c0000.nvcsi irq/65-15700000.vi	Sensor Controller
dhd_dpc dhd_rxf	Broadcom Wireless Driver
irq/55-mc_status	Memory (error) Controller
irq/424-30c0000.watchdog	Watchdog Controller
irq/431-max7762.top	Max77620 Controller
<pre>irq/62-host_syncpt irq/63-host_staus</pre>	Tegra Graphics Host Syncpoint Integration
kworker/%u:%d%s (cpu, id, priority)	割り込み、タイマー、I/Oなどがある場合に、カーネルの実際の処理の大部分を実行するカーネルワーカースレッド。

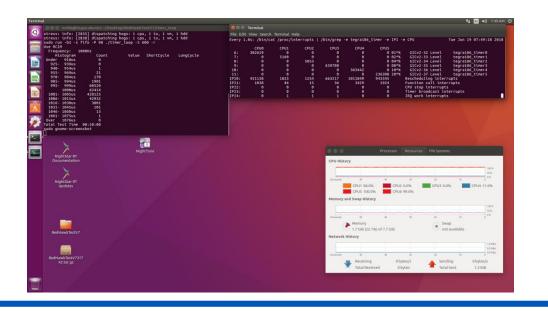




GPU副作用の軽減

- ●Xorgとnvgpu_channel_pollの優先度を上げると、安定する
- ●nvgpu_channel_poll:GPUとの通信路(FIFO)を管理

```
$ sudo run -b0 -s rr -P 51 -n nvgpu_channel_p
$ sudo run -b0 -s rr -P 51 -n Xorg -L a
$ run -a|grep -e Xorg -e gpu
1048  1048  0x01  0x01  0  rr  51  0  Xorg
1064  1064  0x01  0x01  0  rr  51  0  nvgpu_channel_p
```



NVIDIAカーネル



CORE	SHIELDED	Programs	
0	No	Interrupt,Daemon stresscpu1io 1vm 1hdd 1	7
1	No	DOWN	
2	No	DOWN	
3	No	stresscpu1io 1vm 1hdd 1	
4	No	stresscpu1io 1vm 1hdd 1	
5	Yes	ベンチマークテストプログラム	

RedHawkカーネル

Freque	encv:	1000Hz	24:00:02
	stogram	Count	Value
Under	900us	. 0	
900-	924us	0	
925-	939us	0	
940-	954us	23	
955-	969us	5559	
970-	984us	46502	
985-	994us	423302	
995-	997us	8853339	
998-	999us	17518155	
	1000us	9107007	
1001-	1002us	31913554	
1003-	1005us	12382044	
1006-	1015us	5294944	
1016-	1030us	792796	
1031-	1045us	64339	
1046-	1060us	601	
1061-	1075us	10	
1076-	1100us	1	
Over _	1100us	0	

24H試験でも 100µ秒以下

ベンチマーク以外の CPUには、100%負荷



THANK YOU

